

[calculatoratoz.com](http://calculatoratoz.com)[unitsconverters.com](http://unitsconverters.com)

# Sottosistema del percorso dati dell'array Formule

[Calcolatrici!](#)[Esempi!](#)[Conversioni!](#)

Segnalibro [calculatoratoz.com](http://calculatoratoz.com), [unitsconverters.com](http://unitsconverters.com)

La più ampia copertura di calcolatrici e in crescita - **30.000+ calcolatrici!**  
Calcola con un'unità diversa per ogni variabile - **Nella conversione di unità costruita!**

La più ampia raccolta di misure e unità - **250+ misurazioni!**

Sentiti libero di CONDIVIDERE questo documento con i tuoi amici!

[Si prega di lasciare il tuo feedback qui...](#)



# Lista di 19 Sottosistema del percorso dati dell'array Formule

## Sottosistema del percorso dati dell'array ↗

### 1) Addizionatore N-Bit Carry-Skip ↗

**fx**  $N_{\text{carry}} = n \cdot K$

[Apri Calcolatrice ↗](#)

**ex**  $14 = 2 \cdot 7$

### 2) Area della cella di memoria ↗

**fx**  $A_{\text{bit}} = \frac{E \cdot A}{f_{\text{abs}}}$

[Apri Calcolatrice ↗](#)

**ex**  $47.71976 \text{mm}^2 = \frac{0.88 \cdot 542.27 \text{mm}^2}{10 \text{Hz}}$

### 3) Area di memoria contenente N bit ↗

**fx**  $A = \frac{A_{\text{bit}} \cdot f_{\text{abs}}}{E}$

[Apri Calcolatrice ↗](#)

**ex**  $542.2727 \text{mm}^2 = \frac{47.72 \text{mm}^2 \cdot 10 \text{Hz}}{0.88}$



**4) Capacità bit**

**fx**  $C_{\text{bit}} = \left( \frac{V_{\text{dd}} \cdot C_{\text{cell}}}{2 \cdot \Delta V} \right) - C_{\text{cell}}$

**Apri Calcolatrice**

**ex**  $12.38714 \text{ pF} = \left( \frac{2.58 \text{ V} \cdot 5.98 \text{ pF}}{2 \cdot 0.42 \text{ V}} \right) - 5.98 \text{ pF}$

**5) Capacità della cella**

**fx**  $C_{\text{cell}} = \frac{C_{\text{bit}} \cdot 2 \cdot \Delta V}{V_{\text{dd}} - (\Delta V \cdot 2)}$

**Apri Calcolatrice**

**ex**  $5.976552 \text{ pF} = \frac{12.38 \text{ pF} \cdot 2 \cdot 0.42 \text{ V}}{2.58 \text{ V} - (0.42 \text{ V} \cdot 2)}$

**6) Capacità di terra**

**fx**  $C_{\text{gnd}} = \left( \frac{V_{\text{agr}} \cdot C_{\text{adj}}}{V_{\text{tm}}} \right) - C_{\text{adj}}$

**Apri Calcolatrice**

**ex**  $2.980392 \text{ pF} = \left( \frac{17.5 \text{ V} \cdot 8 \text{ pF}}{12.75 \text{ V}} \right) - 8 \text{ pF}$

**7) Carry-Incrementor Adder Delay**

**fx**  $T_{\text{inc}} = t_{\text{pg}} + t_{\text{gp}} + (K - 1) \cdot T_{\text{ao}} + T_{\text{xor}}$

**Apri Calcolatrice**

**ex**  $27.3 \text{ ns} = 8.01 \text{ ns} + 5.5 \text{ ns} + (7 - 1) \cdot 2.05 \text{ ns} + 1.49 \text{ ns}$



## 8) Carry-Ripple Adder Ritardo del percorso critico ↗

**fx**  $T_{\text{ripple}} = t_{\text{pg}} + (N_{\text{gates}} - 1) \cdot T_{\text{ao}} + T_{\text{xor}}$

[Apri Calcolatrice ↗](#)

**ex**  $30\text{ns} = 8.01\text{ns} + (11 - 1) \cdot 2.05\text{ns} + 1.49\text{ns}$

## 9) Carry-Skip Adder Delay ↗

[Apri Calcolatrice ↗](#)

$$T_{\text{skip}} = t_{\text{pg}} + 2 \cdot (n - 1) \cdot T_{\text{ao}} + (K - 1) \cdot t_{\text{mux}} + T_{\text{xor}}$$

**ex**  $34.3\text{ns} = 8.01\text{ns} + 2 \cdot (2 - 1) \cdot 2.05\text{ns} + (7 - 1) \cdot 3.45\text{ns} + 1.49\text{ns}$

## 10) Efficienza dell'array ↗

**fx**  $E = \frac{A_{\text{bit}} \cdot f_{\text{abs}}}{A}$

[Apri Calcolatrice ↗](#)

**ex**  $0.880004 = \frac{47.72\text{mm}^2 \cdot 10\text{Hz}}{542.27\text{mm}^2}$

## 11) K-Input 'E' Gate ↗

**fx**  $K = \frac{N_{\text{carry}}}{n}$

[Apri Calcolatrice ↗](#)

**ex**  $7 = \frac{14}{2}$



**12) N-Ingresso 'E' Gate** ↗

**fx**  $n = \frac{N_{\text{carry}}}{K}$

**Apri Calcolatrice** ↗

**ex**  $2 = \frac{14}{7}$

**13) Oscillazione di tensione sulla bitline** ↗

**fx**  $\Delta V = \left( \frac{V_{dd}}{2} \right) \cdot \frac{C_{\text{cell}}}{C_{\text{cell}} + C_{\text{bit}}}$

**Apri Calcolatrice** ↗

**ex**  $0.420163V = \left( \frac{2.58V}{2} \right) \cdot \frac{5.98pF}{5.98pF + 12.38pF}$

**14) Ritardo critico nei cancelli** ↗

**fx**  $T_{gd} = t_{pg} + (n + (K - 2)) \cdot T_{ao} + t_{mux}$

**Apri Calcolatrice** ↗

**ex**  $25.81ns = 8.01ns + (2 + (7 - 2)) \cdot 2.05ns + 3.45ns$

**15) Ritardo di propagazione del gruppo** ↗

**fx**  $t_{pg} = t_{tree} - (\log 2(f_{abs}) \cdot T_{ao} + T_{xor})$

**Apri Calcolatrice** ↗

**ex**  $8.000047ns = 16.3ns - (\log 2(10Hz) \cdot 2.05ns + 1.49ns)$



**16) Ritardo multiplexer** ↗

fx

Apri Calcolatrice ↗

$$t_{\text{mux}} = \frac{T_{\text{skip}} - (t_{\text{pg}} + (2 \cdot (n - 1) \cdot T_{\text{ao}}) - T_{\text{xor}})}{K - 1}$$

**ex**  $3.946667 \text{ ns} = \frac{34.3 \text{ ns} - (8.01 \text{ ns} + (2 \cdot (2 - 1) \cdot 2.05 \text{ ns}) - 1.49 \text{ ns})}{7 - 1}$

**17) Ritardo sommatore albero** ↗

**fx**  $t_{\text{tree}} = t_{\text{pg}} + \log 2(f_{\text{abs}}) \cdot T_{\text{ao}} + T_{\text{xor}}$

Apri Calcolatrice ↗

**ex**  $16.30995 \text{ ns} = 8.01 \text{ ns} + \log 2(10 \text{ Hz}) \cdot 2.05 \text{ ns} + 1.49 \text{ ns}$

**18) Ritardo sommatore Carry-Looker** ↗

fx

Apri Calcolatrice ↗

$$t_{\text{cla}} = t_{\text{pg}} + t_{\text{gp}} + ((n - 1) + (K - 1)) \cdot T_{\text{ao}} + T_{\text{xor}}$$

**ex**  $29.35 \text{ ns} = 8.01 \text{ ns} + 5.5 \text{ ns} + ((2 - 1) + (7 - 1)) \cdot 2.05 \text{ ns} + 1.49 \text{ ns}$

**19) Ritardo 'XOR'** ↗

**fx**  $T_{\text{xor}} = T_{\text{ripple}} - (t_{\text{pg}} + (N_{\text{gates}} - 1) \cdot T_{\text{ao}})$

Apri Calcolatrice ↗

**ex**  $1.49 \text{ ns} = 30 \text{ ns} - (8.01 \text{ ns} + (11 - 1) \cdot 2.05 \text{ ns})$



# Variabili utilizzate

- **A** Area della cella di memoria (*Piazza millimetrica*)
- **A<sub>bit</sub>** Area di una cella di memoria da un bit (*Piazza millimetrica*)
- **C<sub>adj</sub>** Capacità adiacente (*picofarad*)
- **C<sub>bit</sub>** Capacità di bit (*picofarad*)
- **C<sub>cell</sub>** Capacità cellulare (*picofarad*)
- **C<sub>gnd</sub>** Capacità di terra (*picofarad*)
- **E** Efficienza dell'array
- **f<sub>abs</sub>** Frequenza assoluta (*Hertz*)
- **K** Ingresso K AND Porta
- **n** N-Ingresso AND Porta
- **N<sub>carry</sub>** Sommatore di salto riporto a N bit
- **N<sub>gates</sub>** Cancelli sul percorso critico
- **T<sub>ao</sub>** Ritardo gate AND-OR (*Nanosecondo*)
- **t<sub>cla</sub>** Ritardo sommatore Carry-Looker (*Nanosecondo*)
- **T<sub>gd</sub>** Ritardo critico nei cancelli (*Nanosecondo*)
- **t<sub>gp</sub>** Ritardo di propagazione del gruppo (*Nanosecondo*)
- **T<sub>inc</sub>** Ritardo sommatore carry-incrementatore (*Nanosecondo*)
- **t<sub>mux</sub>** Ritardo del multiplexer (*Nanosecondo*)
- **t<sub>pg</sub>** Ritardo di propagazione (*Nanosecondo*)
- **T<sub>ripple</sub>** Tempo di ondulazione (*Nanosecondo*)
- **T<sub>skip</sub>** Ritardo sommatore carry-skip (*Nanosecondo*)



- $t_{tree}$  Ritardo della vipera dell'albero (*Nanosecondo*)
- $T_{xor}$  Ritardo XOR (*Nanosecondo*)
- $V_{agr}$  Tensione dell'aggressore (*Volt*)
- $V_{dd}$  Tensione positiva (*Volt*)
- $V_{tm}$  Tensione della vittima (*Volt*)
- $\Delta V$  Oscillazione di tensione su Bitline (*Volt*)



# Costanti, Funzioni, Misure utilizzate

- **Funzione:** **log2**, log2(Number)  
*Binary logarithm function (base 2)*
- **Misurazione:** **Tempo** in Nanosecondo (ns)  
*Tempo Conversione unità* ↗
- **Misurazione:** **La zona** in Piazza millimetrica (mm<sup>2</sup>)  
*La zona Conversione unità* ↗
- **Misurazione:** **Frequenza** in Hertz (Hz)  
*Frequenza Conversione unità* ↗
- **Misurazione:** **Capacità** in picofarad (pF)  
*Capacità Conversione unità* ↗
- **Misurazione:** **Potenziale elettrico** in Volt (V)  
*Potenziale elettrico Conversione unità* ↗



## Controlla altri elenchi di formule

- Sottosistema del percorso dati dell'array Formule ↗
- Caratteristiche del circuito CMOS Formule ↗
- Caratteristiche di ritardo CMOS Formule ↗
- Caratteristiche del progetto CMOS Formule ↗
- Metriche di potenza CMOS Formule ↗
- Sottosistema CMOS per scopi speciali Formule ↗
- Caratteristiche temporali CMOS Formule ↗

Sentiti libero di CONDIVIDERE questo documento con i tuoi amici!

### PDF Disponibile in

[English](#) [Spanish](#) [French](#) [German](#) [Russian](#) [Italian](#) [Portuguese](#) [Polish](#) [Dutch](#)

12/17/2023 | 2:19:26 PM UTC

[Si prega di lasciare il tuo feedback qui...](#)

